

Prof. Dr.-Ing. habil. Bernd Straube  
Fraunhofer-Institut für Integrierte Schaltungen, Erlangen  
Außenstelle Entwurfsautomatisierung (EAS) Dresden

Ein Verfahren zur Generierung von Gleichstromtests für Anlogschaltungen unter Verwendung von Nullatoren und Noratoren

#### Kurzfassung

Es wird ein fehlerorientiertes Verfahren zur automatischen Generierung von Gleichstromtests für nichtlineare analoge Netzwerke vorgestellt. Ein besonderes Kennzeichen des Verfahrens ist die Verwendung von Nullatoren und Noratoren.

Ein wichtiger Vorzug des vorgestellten Verfahrens besteht darin, daß kein spezielles Lösungsverfahren entwickelt und implementiert werden muß, sondern jeder Elektrik- oder VHDL-AMS-Simulator verwendet werden kann.

Anhand eines sehr einfachen Beispiel, eines Spannungsteilers, wird das Verfahren erläutert. Ergebnisse für Schaltungsbeispiele aus der Literatur werden diskutiert.

(Dauer des Vortrags: ca. 45 min)